

2024.07.02. - IE225								
Elnök: Kovácsházy Tamás								
Tagok: Szántó Péter, Gianone László								
Titkár: Raikovich Tamás								
Idő	Hallgató neve	Képzés	Konzulens neve	Diplomaterv magyar címe	1. tárgy	1. tárgy vizsgáztató	2. tárgy	2. tárgy vizsgáztató
08:00-09:00	Hantos Márton	MSc	Raikovich Tamás	Többcsatornás PCI-Express DMA vezérlő megvalósítása FPGA-val	Beágyazott rendszerek szoftvertec	Kovács házy Tamás	Logikai tervezés	Szántó Péter
09:00-10:00	Bús Benedek	MSc	Szántó Péter	AI feldolgozás megvalósítása Xilinx MPSoC FPGA-val	Beágyazott rendszerek szoftvertec	Kovács házy Tamás	Mikrorendszerek tervezése	Raikovich Tamás
10:00-11:00	Bálint Gergely	MSc	Raikovich Tamás	Gépi tanulási algoritmusok kiértékelésének optimalizálása Arm platform	Beágyazott operációs rendszerek	Bányász Gábor	Heterogén számítási rends	Szántó Péter
11:00-12:00	Fritsch Balázs	MSc	Scherer Balázs Attila	High-Speed USB alapú CMSIS-DAP interfész fejlesztése	Beágyazott rendszerek szoftvertec	Kovács házy Tamás	Rendszerarchitektúrák	Scherer Balázs Attila

2024.07.03. - IE225								
Elnök: Dabóczy Tamás DE, Renczes Balázs DU								
Tagok: Kovácsházy Tamás DE, Scherer Balázs DU1, Antal Péter DU2, Virostek Tamás								
Titkár: Országh Bence DE, Wiesner András DU								
Idő	Hallgató neve	Képzés	Konzulens neve	Diplomaterv magyar címe	1. tárgy	1. tárgy vizsgáztató	2. tárgy	2. tárgy vizsgáztató
08:15 - 09:15	Gilgel Samirawit Fetene	MSc	Alrwashdeh Monther Ab	Digitális hangfeldolgozó processzor tervezése FPGA segítségével	Software Technology for Embedde	Kovács házy Tamás	Development of Software	Csorba Kristóf
09:15 - 10:15	Francuz Dejan	MSc	Scherer Balázs Attila	Matlab Simulink alapú kódgenerálás megvalósítása HIL teszt demonstrác	Software Technology for Embedde	Kovács házy Tamás	Development of Software	Csorba Kristóf
10:15 - 11:15	Kalember Marko	MSc	Dülk Ivor	USB-s töltőegység készítése	Software Technology for Embedde	Kovács házy Tamás	Photonics Devices	Hurtony Tamás József
11:15 - 12:15	Kumar Utkarsh	MSc	Al-rikabi Hussein Mohsin	Pipeline RISC-V processzor tervezése és megvalósítása FPGA-n	Software Technology for Embedde	Kovács házy Tamás	Advanced Mathematics for	Kiss Sándor
12:15 - 13:15	Liu Hanwei	MSc	Nagy Péter	EEG-alapú beszéd osztályozás BCI alkalmazásokhoz	Software Technology for Embedde	Kovács házy Tamás	Advanced Mathematics for	Kiss Sándor
Rövid szünet								
13:30 - 14:15	Ogumo John Odero	BSc	Scherer Balázs Attila	Programmable electronic DC load design	Embedded and Ambient Systems	Krébesz Tamás	Basics of Programming 2	Dunaev Dmitriy
14:15 - 15:00	Ben Abdelwahed Chaima	BSc	Scherer Balázs Attila	CAN bus alapú autó visszapillantó tükör vezérlés	Embedded and Ambient Systems	Krébesz Tamás	Basics of Programming 2	Dunaev Dmitriy
15:00 - 15:45	Németh Bertalan	BSc	Scherer Balázs Attila	Többtengelyű Helmholtz tekerces mérőrendszer fejlesztése mágneses s	Multimédia technológiák és rendsz	Petkovics Ármin		
15:45 - 16:45	Szonda Katalin	MSc	Nagy Simon József	Variánsok hatékony modellezése és kiértékelése modellezérelt tervezés	Kiberfizikai rendszerek	Marussy Kristóf	Gépi Tanulás	Antal Péter